ИНСТИТУТ ИНТЕЛЛЕКТУАЛЬНЫХ КИБЕРНЕТИЧЕСКИХ СИСТЕМ

КАФЕДРА КОМПЬЮТЕРНЫХ СИСТЕМ И ТЕХНОЛОГИЙ

ОДОБРЕНО УМС ИИКС  
  
Протокол № УМС-575/08-1   
  
от 28.08.2020 г.

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ**

ЭЛЕКТРОТЕХНИКА, ЭЛЕКТРОНИКА И СХЕМОТЕХНИКА (СХЕМОТЕХНИКА)

|  |  |
| --- | --- |
| Направление подготовки (специальность) | 09.03.01 Информатика и вычислительная техника |

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **Семестр** | **Трудоемкость, кред.** | **Общий объем курса, час.** | **Лекции, час.** | **Практич. занятия, час.** | **Лаборат. работы, час.** | **СРС, час.** | **КСР, час.** | **Форма(ы) контроля, экз./зач./КР/КП** |
| 5 | 6 | 216 | 32 | 32 | 32 | 66 | 0 | Э |
| Итого | 6 | 216 | 32 | 32 | 32 | 66 | 0 |  |

АННОТАЦИЯ

Изучение основных принципов проектирования цифровых устройств, используемых в различных областях науки и техники. Приобретение практических навыков в разработке, моделировании и отладке с использованием современных методов и средств автоматизации проектирования. Получение навыков по использованию современных БИС с программируемой логикой для создания различных цифровых устройств.

1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

В курсе изучаются методы построения и типовые схемотехнические решения цифровых элементов и блоков современных электронно-вычислительных устройств.

В курсе изучаются типовая схемотехника цифровых элементов ЭВМ на интегральных микросхемах.

Целью дисциплины является овладение методами и средствами анализа и синтеза цифровых устройств; обоснованное использование современной элементной базы на интегральных микросхемах, СИС, БИС и БИС с программируемой логикой; использование методов и средств автоматизации функционально-логического этапа проектирования цифровых устройств; обоснование технических решений на примере проектирования блока операций с усеченным набором команд.

2. МЕСТО УЧЕБНОЙ ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО

Дисциплина Электротехника, электроника и схемотехника (схемотехника) относится к базовой части рабочего учебного плана.

Для успешного освоения дисциплины Электротехника, электроника и схемотехника (схемотехника) необходимы компетенции, формируемые в результате освоения следующих дисциплин:

ЭВМ и периферийные устройства

Электротехника, электроника и схемотехника (электротехника)

Электротехника, электроника и схемотехника (электроника)

Изучение дисициплины Электротехника, электроника и схемотехника (схемотехника) необходимо для успешного освоения следующих дисциплин:

Организация ЭВМ и систем

Микропроцессорные системы

3. ФОРМИРУЕМЫЕ КОМПЕТЕНЦИИ И ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ

Универсальные и(или) общепрофессиональные компетенции:

|  |  |
| --- | --- |
| Код и наименование компетенции | Код и наименование индикатора достижения компетенции |
| ОПК-1 – Способен применять естественнонаучные и общеинженерные знания, методы математического анализа и моделирования, теоретического и экспериментального исследования в профессиональной деятельности | З-ОПК-1 – Знать: основы математики, физики, вычислительной техники и программирования У-ОПК-1 – Уметь: решать стандартные профессиональные задачи с применением естественнонаучных и общеинженерных знаний, методов математического анализа и моделирования В-ОПК-1 – Владеть: навыками теоретического и экспериментального исследования объектов профессиональной деятельности |
| ОПК-7 – Способен участвовать в настройке и наладке программно-аппаратных комплексов | З-ОПК-7 – Знать: методы настройки, наладки программно-аппаратных комплексов У-ОПК-7 – Уметь: анализировать техническую документацию, производить настройку, наладку и тестирование программно-аппаратных комплексов В-ОПК-7 – Владеть: навыками проверки работоспособности программно-аппаратных комплексов |
| ОПК-9 – Способен осваивать методики использования программных средств для решения практических задач | З-ОПК-9 – Знать: классификацию программных средств и возможности их применения для решения практических задач У-ОПК-9 – Уметь: находить и анализировать техническую документацию по использованию программного средства, выбирать и использовать необходимые функции программных средств для решения конкретной задачи В-ОПК-9 – Владеть: способами описания методики использования программного средства для решения конкретной задачи в виде документа, презентации или видеоролика |
| УК-2 – Способен определять круг задач в рамках поставленной цели и выбирать оптимальные способы их решения, исходя из действующих правовых норм, имеющихся ресурсов и ограничений | З-УК-2 – Знать: виды ресурсов и ограничений для решения профессиональных задач; основные методы оценки разных способов решения задач; действующее законодательство и правовые нормы, регулирующие профессиональную деятельность У-УК-2 – Уметь: проводить анализ поставленной цели и формулировать задачи, которые необходимо решить для ее достижения; анализировать альтернативные варианты решений для достижения намеченных результатов; использовать нормативно-правовую документацию в сфере профессиональной деятельности В-УК-2 – Владеть: методиками разработки цели и задач проекта; методами оценки потребности в ресурсах, продолжительности и стоимости проекта, навыками работы с нормативно-правовой документацией |
| УКЕ-1 – Способен использовать знания естественнонаучных дисциплин, применять методы математического анализа и моделирования, теоретического и экспериментального исследования в поставленных задачах | З-УКЕ-1 – знать: основные законы естественнонаучных дисциплин, методы математического анализа и моделирования, теоретического и экспериментального исследования У-УКЕ-1 – уметь: использовать математические методы в технических приложениях, рассчитывать основные числовые характеристики случайных величин, решать основные задачи математической статистики; решать типовые расчетные задачи В-УКЕ-1 – владеть: методами математического анализа и моделирования; методами решения задач анализа и расчета характеристик физических систем, основными приемами обработки экспериментальных данных, методами работы с прикладными программными продуктами |

Профессиональные компетенции в соотвествии с задачами и объектами (областями знаний) профессиональной деятельности:

|  |  |  |  |
| --- | --- | --- | --- |
| **Задача профессиональной деятельности (ЗПД)** | **Объект или область знания** | **Код и наименование профессиональной компетенции;** **Основание (профессиональный стандарт-ПС, анализ опыта)** | **Код и наименование индикатора достижения профессиональной компетенции** |
| проектный |  |  |  |
| Сбор и анализ исходных данных для проектирования. Проектирование программных и аппаратных средств (систем, устройств, деталей, программ, баз данных) в соответствии с техническим заданием с использованием средств автоматизации проектирования. Разработка и оформление проектной и рабочей технической документации. Контроль соответствия разрабатываемых проектов и технической документации стандартам, техническим условиям и другим нормативным документам. Проведение предварительного технико-экономического обоснования проектных расчетов. Планирование, проектирование, производство и применение высокотехнологичных компьютерных систем на глобальном рынке. | Вычислительные машины, комплексы, системы и сети; автоматизированные системы обработки информации и управления; системы автоматизированного проектирования и информационной поддержки жизненного цикла промышленных изделий; программное обеспечение средств вычислительной техники и автоматизированных систем (программы, программные комплексы и системы); математическое, информационное, техническое, лингвистическое, программное, эргономическое, организационное и правовое обеспечение перечисленных систем. | ПК-5 - Способен разрабатывать, согласовывать и выпускать все виды проектной документации  *Основание:* Профессиональный стандарт: 06.003 | З-ПК-5 - Знать: требования ГОСТ ЕСКД, ЕСТД и ЕСПД по разработке и выпуску всех видов проектной документации в области информатики и вычислительной техники; У-ПК-5 - Уметь: выполнять разработку, согласование и выпуск всех видов проектной документации; В-ПК-5 - Владеть: современными инструментальными средствами по разработке и выпуску проектной документации |

4. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

Разделы учебной дисциплины, их объем, сроки изучения и формы контроля:

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| **№ п.п** | **Наименование раздела учебной дисциплины** | **Недели** | **Лекции/ Практ. (семинары )/ Лабораторные работы, час.** | **Обязат. текущий контроль (форма\*, неделя)** | **Максимальный балл за раздел\*\*** | **Аттестация раздела (форма\*, неделя)** | **Индикаторы освоения компетенции** |
|  | *5 Семестр* |  |  |  |  |  |  |
| 1 | Комбинационные и триггерные схемы | 1-8 | 12/12/12 |  | КИ-8 | 20 |  |
| 2 | Счетчики, регистры, память | 9-16 | 12/12/12 |  | КИ-14 | 20 |  |
| 3 | Проектирование блока операций | 7-16 | 8/8/8 |  | КИ-16 | 10 |  |
|  | *Итого за 5 Семестр* |  | 32/32/32 |  |  | 50 |  |
|  | **Контрольные мероприятия за 5 Семестр** |  |  |  | Э | 50 |  |

\* – сокращенное наименование формы контроля

\*\* – сумма максимальных баллов должна быть равна 100 за семестр, включая зачет и (или) экзамен

Сокращение наименований форм текущего контроля и аттестации разделов:

|  |  |
| --- | --- |
| **Обозначение** | **Полное наименование** |
| КИ | Контроль по итогам |
| Э | Экзамен |

КАЛЕНДАРНЫЙ ПЛАН

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Недели** | **Темы занятий / Содержание** | **Лек., час.** | **Пр./сем., час.** | **Лаб., час.** |
|  | *5 Семестр* | 32 | 32 | 32 |
| **1-8** | **Комбинационные и триггерные схемы** | 12 | 12 | 12 |
| 1 | **Введение** Краткая история развития схемотехнической базы ЭВМ различ-ных поколений. Классификация элементной базы. Электрические характеристики элементов ЭВМ. Параметры элементов и их связь с характеристиками.  ГОСТы и ЕСКД в схемотехнике ЭВМ. Условные графические и условные буквенные обозначения. Типы логик и их связь с условны-ми графическими изображениями. Прямые и инверсные входы и выходы. Динамические и нелогические входы.  Обзор и применение средств автоматизации проектирования. Проблемно-ориентированный язык VHDL для функционально-логического описания структуры и поведения цифровых устройств. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 2 | 2 | 2 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 2 - 4 | **Комбинационные схемы** Реализация булевых функций на элементах ЭВМ. Задачи анали-за и синтеза схем ЭВМ. Анализ и синтез комбинационных схем: ос-новные этапы и их особенности.  Синтез и функциональные узлы комбинационных схем: исключающие ИЛИ, мультиплексор, дешифратор, демультиплексор, приоритетный и двоичный шифратор, схема сравнения кодов, схемы контроля: мажоритарные элементы, схемы свертки, код Хемминга. Использование мультиплексоров и дешифраторов для реализации логических функций. Увеличение разрядности комбинационных схем.  Классификация сумматоров. Построение комбинационных сум-маторов, быстродействие сумматора. Увеличение разрядности сумма-тора, организация цепей ускоренного переноса. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 6 | 6 | 6 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 5 - 6 | **Триггерные схемы** Элементарные триггерные схемы на элементах И-НЕ, ИЛИ-НЕ. Классификация триггерных схем. Таблицы внешних переходов. Асинхронные и синхронные триггерные схемы. Триггерные схемы со статическим и динамическим управлением записью, двухступен-чатые триггерные схемы.  Примеры двухступенчатых триггеров типа RS, JK, DV, D, T. Примеры триггеров с прямым и инверсным динамическим управлением записью типов RS, JK, DV, D, T. Проектирование триггера с заданной таблицей перехода. Построение временных диаграмм работы триггера, определение динамических параметров: время переключения, время предварительной установки, время удержания, длительность импульса. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 4 | 4 | 4 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| **9-16** | **Счетчики, регистры, память** | 12 | 12 | 12 |
| 7 | **Счетчики** Классификация счетчиков. Синхронные и асинхронные счетчики. Двоично-десятичные счетчики. Реверсивные счетчики. Увеличение разрядности счетчиков и организация цепей переноса, динамические параметры.  Счетчики по модулю М. Проектирование счетчиков с заданным модулем пересчета. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 2 | 2 | 2 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 8 - 9 | **Регистры и память** Классификация регистров. Регистры хранения и сдвига. Многофункциональные регистры. Организация цепей ввода и вывода информации.  Основные принципы проектирования регистров. Примеры регистров. Динамические параметры регистров. Распределители сигналов, формирователи импульсов.  Схемотехника запоминающих устройств: параметры и классификация ЗУ, временные диаграммы работы и динамические параметры; статические, динамические и постоянные ЗУ.  Двухпортовая регистровая память. Организация буферной (FIFO) и стековой (LIFO) памяти. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 4 | 4 | 4 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 10 | **Состязания сигналов** Состязания сигналов в цифровых схемах: причины появления состязаний, переходные процессы в цифровых схемах. Классификация состязаний сигналов: примеры статических и динамических состязаний. Анализ цифровых схем на состязания. Устранение состязаний сигналов в комбинационных схемах. Способы синтеза цифровых схем, свободных от состязаний. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 2 | 2 | 2 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 11 - 12 | **Передача сигналов в цифровых схемах** Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений.  Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 4 | 4 | 4 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| **7-16** | **Проектирование блока операций** | 8 | 8 | 8 |
| 13 | **БИС с программируемой структурой** Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций.  Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOC и др.). Архитектура и топология ПЛИС. Основные элементы: конфигурируемые логические элементы (логическая таблица, триггер, мультиплексор, схемы ускоренного переноса), блоки ввода-вывода, блоки линий межсоединений, "теневое ЗУ". ОЗУ в ПЛИС, шины с тремя состояниями, система синхронизации. Конфигурация ПЛИС. Примеры реализации функций и типовых цифровых узлов. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 2 | 2 | 2 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 14 | **Средства автоматизации проектирования** Этапы проектирования цифровых устройств. Методика и средства автоматизированного проектирования. Использование языков высокого уровня для описания цифровых устройств: проблемно-ориентированный язык VHDL.  Примеры проектирования цифровых элементов с применением языка VHDL: описание проекта, компиляция, тестирование и реализация на кристалле FPGA. | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 2 | 2 | 2 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |
| 15 - 16 | **Заключение** Перспективы развития схемотехники ЭВМ | Всего аудиторных часов | Всего аудиторных часов | Всего аудиторных часов |
| 4 | 4 | 4 |
| Онлайн | Онлайн | Онлайн |
|  |  |  |

Сокращенные наименования онлайн опций:

|  |  |
| --- | --- |
| **Обозначение** | **Полное наименование** |
| ЭК | Электронный курс |
| ПМ | Полнотекстовый материал |
| ПЛ | Полнотекстовые лекции |
| ВМ | Видео-материалы |
| АМ | Аудио-материалы |
| Прз | Презентации |
| Т | Тесты |
| ЭСМ | Электронные справочные материалы |
| ИС | Интерактивный сайт |

ТЕМЫ ЛАБОРАТОРНЫХ РАБОТ

|  |  |
| --- | --- |
| **Недели** | **Темы занятий / Содержание** |
|  | *5 Семестр* |
|  | Лабораторные занятия  1. Изучение лабораторного стенда с ПЛИС (6 часов).  2. Синтез комбинационных схем (6 часов).  3. Проектирование синхронных триггерных схем (6 часов).  4. Синхронные счетчики (6 часов).  5. Проектирование многофункциональных регистров (6 часов).  6. Состязания сигналов в цифровых схемах (6 часов). |

ТЕМЫ ПРАКТИЧЕСКИХ ЗАНЯТИЙ

|  |  |
| --- | --- |
| **Недели** | **Темы занятий / Содержание** |
|  | *5 Семестр* |
|  | Практические занятия  1. Синтез комбинационных схем.  2. Построение временной диаграммы работы комбинационной схемы.  3. Функционально-логическое описание устройств на языке VHDL.  4. Реализация функций в заданном базисе (на примере 2И-НЕ).  5. Реализация типовых логических элементов на мультиплексорах, дешифраторах; табличное представление функций.  6. Разработка триггеров с заданной таблицей переходов.  7. Построение временной диаграммы триггерной схемы.  8. Проектирование блока операций (БО). Разработка алгоритмов.  9. БО. Разработка функциональной схемы.  10. БО. Разработка логической схемы.  11. БО. Разработка схемы алгоритмов микропрограмм.  12. БО. Построение временных диаграмм управляющих сигналов.  13. Синтез счетчиков (делителей) с произвольным модулем на базе стандартных ИС счетчиков.  14. Кольцевые регистры с обратной связью.  15. Реализация счетчиков на регистрах с линейной обратной связью.  16. Увеличение разрядности элементов.  17. Построение распределителей импульсов, генераторов одиночных импульсов.  18. Разработка самокорректирующихся схем. |

5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

При чтении лекционного материала используется электронное сопровождение курса: справочно-иллюстративный материал воспроизводится и озвучивается в аудитории с использованием проектора и переносного компьютера в реальном времени. Электронный материал доступен студентам для использования и самостоятельного изучения на сайте кафедры по адресу http://dozen.mephi.ru.

На сайте кафедры также находится методический и справочный материал, необходимый для проведения лабораторного практикума по курсу.

Лабораторный практикум проводится по расписанию в дисплейном классе одновременно для группы студентов, работающих в интерактивном режиме. Допустимо выполнение лабораторных работ в составе локальной сети кафедры или в удаленном режиме, используя Интернет.

6. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

Фонд оценочных средств по дисциплине обеспечивает проверку освоения планируемых результатов обучения (компетенций и их индикаторов) посредством мероприятий текущего, рубежного и промежуточного контроля по дисциплине.

Связь между формируемыми компетенциями и формами контроля их освоения представлена в следующей таблице:

|  |  |
| --- | --- |
| **Компетенция** | **Индикаторы освоения** |
| ОПК-1 | З-ОПК-1 |
| ОПК-1 | У-ОПК-1 |
| ОПК-1 | В-ОПК-1 |
| ОПК-1 | З-ОПК-1 |
| ОПК-1 | У-ОПК-1 |
| ОПК-1 | В-ОПК-1 |
| ОПК-1 | З-ОПК-1 |
| ОПК-1 | У-ОПК-1 |
| ОПК-1 | В-ОПК-1 |
| ОПК-7 | З-ОПК-7 |
| ОПК-7 | У-ОПК-7 |
| ОПК-7 | В-ОПК-7 |
| ОПК-7 | З-ОПК-7 |
| ОПК-7 | У-ОПК-7 |
| ОПК-7 | В-ОПК-7 |
| ОПК-7 | З-ОПК-7 |
| ОПК-7 | У-ОПК-7 |
| ОПК-7 | В-ОПК-7 |
| ОПК-9 | З-ОПК-9 |
| ОПК-9 | У-ОПК-9 |
| ОПК-9 | В-ОПК-9 |
| ОПК-9 | З-ОПК-9 |
| ОПК-9 | У-ОПК-9 |
| ОПК-9 | В-ОПК-9 |
| ОПК-9 | З-ОПК-9 |
| ОПК-9 | У-ОПК-9 |
| ОПК-9 | В-ОПК-9 |
| ПК-5 | З-ПК-5 |
| ПК-5 | У-ПК-5 |
| ПК-5 | В-ПК-5 |
| ПК-5 | З-ПК-5 |
| ПК-5 | У-ПК-5 |
| ПК-5 | В-ПК-5 |
| ПК-5 | З-ПК-5 |
| ПК-5 | У-ПК-5 |
| ПК-5 | В-ПК-5 |
| УК-2 | З-УК-2 |
| УК-2 | У-УК-2 |
| УК-2 | В-УК-2 |
| УК-2 | З-УК-2 |
| УК-2 | У-УК-2 |
| УК-2 | В-УК-2 |
| УК-2 | З-УК-2 |
| УК-2 | У-УК-2 |
| УК-2 | В-УК-2 |
| УКЕ-1 | З-УКЕ-1 |
| УКЕ-1 | У-УКЕ-1 |
| УКЕ-1 | В-УКЕ-1 |
| УКЕ-1 | З-УКЕ-1 |
| УКЕ-1 | У-УКЕ-1 |
| УКЕ-1 | В-УКЕ-1 |
| УКЕ-1 | З-УКЕ-1 |
| УКЕ-1 | У-УКЕ-1 |
| УКЕ-1 | В-УКЕ-1 |

Оценочные средства приведены в Приложении.

7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

ОСНОВНАЯ ЛИТЕРАТУРА:

1. ЭИ Ф 71 Моделирование информационных систем. Unified Modeling Language : учебное пособие, : Лань, 2018

2. ЭИ Г 25 Проектирование информационных систем: технология автоматизированного проектирования. Лабораторный практикум : учебное пособие, Санкт-Петербург: Лань, 2018

3. ЭИ С92 Схемотехника ЭВМ: сборник задач : учебное пособие для вузов, Москва: НИЯУ МИФИ, 2012

ДОПОЛНИТЕЛЬНАЯ ЛИТЕРАТУРА:

1. 004 С92 Схемотехника ЭВМ: сборник задач : учебное пособие для вузов, Москва: НИЯУ МИФИ, 2012

2. ЭИ У59 Универсальный лабораторный стенд. Инструментальные средства проектирования и отладки : учебное пособие, , Москва: МИФИ, 2009

3. 004 К56 Введение в инструментальные средства проектирования и отладки цифровых устройств на ПЛИС : учебно- методическое пособие, Б. Н. Ковригин, М.: МИФИ, 2006

4. 004 П79 Проектирование процессора ЭВМ : учеб. пособие, В. И. Зуев [и др.] ; ред. : Б. Н. Ковригин, Москва: МИФИ, 2006

5. 004 З-88 Проектирование цифровых устройств на основе ПЛИС фирмы XILINX в САПР WebPACK ISE : , В. Ю. Зотов, М.: Горячая линия-Телеком, 2003

6. ЭИ Д53 Универсальный лабораторный стенд. Аппаратные средства проектирования встраиваемых систем : учебное пособие, Н. А. Дмитриев, М. Н. Ехин, Москва: МИФИ, 2009

7. 681.3 С92 Схемотехника ЭВМ : Учебник для вузов, Под ред.Соловьева Г.Н., М.: Высш. школа, 1985

8. 004 С92 Схемотехника ЭВМ : лабораторный практикум, ред. : Б. Н. Ковригин, Москва: МИФИ, 2006

9. 621.38 У27 Цифровая схемотехника : Учеб. пособие для вузов, Угрюмов Е.П., СПб и др.: БХВ-Петербург, 2004

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

Специальное программное обеспечение не требуется

LMS И ИНТЕРНЕТ-РЕСУРСЫ:

https://online.mephi.ru/

http://library.mephi.ru/

8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

Специальное материально-техническое обеспечение не требуется

Автор(ы):

|  |  |  |
| --- | --- | --- |
|  | Ядыкин Игорь Михайлович |  |

Рецензент(ы):

|  |  |  |
| --- | --- | --- |
|  | Новиков Г.Г. |  |